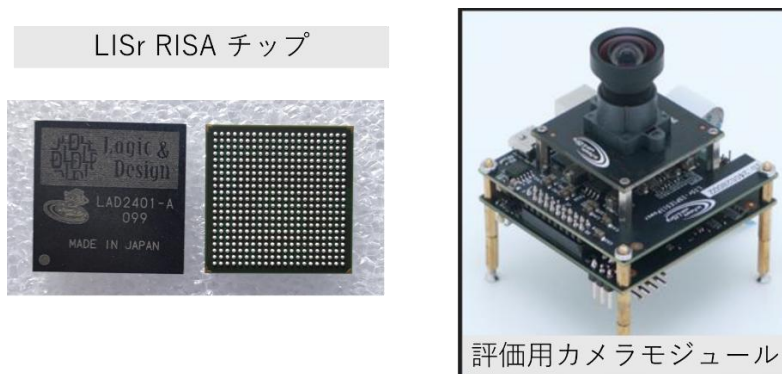


2026年4月15日  
株式会社ロジック・アンド・デザイン

## LISr ISP SoC の開発工程が完了

-次世代画像鮮明化チップ「LISr-RISA」評価用カメラモジュールを公開-

株式会社ロジック・アンド・デザイン（本社：東京都新宿区、代表取締役社長：佐藤公明、以下「当社」）は、次世代画像鮮明化チップとして開発を進めてまいりました「LISr ISP SoC」の全開発工程を完了いたしました。これに伴い、本 SoC を搭載し、実機環境での性能検証を可能とする「LISr-RISA 評価用カメラモジュール」を正式に公開いたします。



### ■ 背景と概要

当社は、リアルタイム画像鮮明化・復元高解像度化を中心とした独自アルゴリズムの研究開発を進めており、防犯・防災・医療・産業・ロボティクスなど、精度と高速性の両立が求められる領域での活用拡大を目指しています。

今回公開した「LISr-RISA」評価用カメラモジュールは、

- LISr ISP SoC による画像鮮明化
- 高精度な鮮明化アルゴリズムの動作評価
- リアルタイム処理の実装検証

を可能とする評価環境として設計されています。

これにより、パートナー企業や研究機関において、実機ベースでの性能検証・応用開発が加速することが期待されます。

本製品の詳細および販売につきましては営業担当または当社販売代理店までお問い合わせください。

### ■ 独自の画像鮮明化技術「LISr®テクノロジー」

国内で開発された独自のアルゴリズムにより、「より鮮明」かつ「リアルタイム処理（遅延

0.004 秒以内)」を実現。明暗が混在する場面や極端な低照度環境下、雨・霧・雪などで不明瞭になった映像に対し、特に効果的な鮮明化を提供します。



【ロジック・アンド・デザインについて】

画像鮮明化アルゴリズム及び復元高解像度化技術開発をおこない、医療機器、防犯・警備・防災・ドラレコ・車載カメラ、検査、ドローン向け等にハード機器、ソフトウェア並びにライセンス販売を行っております。

本社所在地：〒160-0004 東京都新宿区四谷 3-2-1 フロントプレイス四谷 5 階

ウェブサイト：<https://www.lad.co.jp/>

【本件についてのお問い合わせ先】

株式会社ロジック・アンド・デザイン プロジェクト・マネジメント本部

TEL：03-4500-7755 FAX：03-5925-8374

Mail：info@ladi.jp

次世代画像鮮明化チップ「LISr-RISA」

■基本仕様

項目	仕様
チップ名称	LAD2301-A
用途	コンシューマー向け(他用途向けはご相談ください)
パッケージ	WB-BGA
ピン数	416
ピンピッチ	0.65mm
パッケージサイズ	15x15mm
基本電圧	3.3V、1.8V、1.2V、1.1V (外部供給)
IP	ISP (基本画像処理エンジン)
	LISr (画像鮮鋭化処理エンジン)
	MIPI-CSI-2 (画像送受信インタフェース)
	CPU (ARM Cortex-M3)
	スケーラー
	DDR コントローラ
	AF 信号処理
外部 I/F	MIPI-CSI2-RX
	MIPI-CSI2-TX
	DDR
	I2C, SPI, UART
	AF 関連制御
動作周波数	27MHz(外部クロック)
保証温度範囲	0°C ~ 70°C(動作温度範囲に関しては別途ご相談ください)
ビデオフォーマット	Max: [FHD, 120fps]; [UHD, 60fps]

■機能構成概略図

